



REKAP PRESENSI MATAKULIAH
SEMESTER : Genap 2023/2024

Kode Matakuliah : 212241220
Matakuliah : Teknik Interface dan Periferal
Kelas : A
Program Studi : Teknik Elektro
Dosen Pengampu : Phisca Aditya Rosyady, S.Si., M.Sc; Haris Imam Karim Fathurrahman, S.Pd., M.Sc
Jumlah Peserta : 37
Jumlah Pertemuan : 15

No.	Tanggal	Topik atau Materi	Jumlah Mahasiswa Hadir	Dosen Hadir
1	04 Maret 2024	Pengantar TIP	36	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
2	18 Maret 2024	Van Neouman	34	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
3	25 Maret 2024	Interface Mikroprosesor	30	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
4	22 April 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	33	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
5	22 April 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	32	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
6	22 April 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	28	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
7	29 April 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	25	Haris Imam Karim Fathurrahman, S.Pd., M.Sc
8	27 Mei 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.		Phisca Aditya Rosyady, S.Si., M.Sc

9	03 Juni 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	30	Phisca Aditya Rosyady, S.Si., M.Sc
10	10 Juni 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	37	Phisca Aditya Rosyady, S.Si., M.Sc
11	17 Juni 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	12	Phisca Aditya Rosyady, S.Si., M.Sc
12	24 Juni 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	37	Phisca Aditya Rosyady, S.Si., M.Sc
13	24 Juni 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	37	Phisca Aditya Rosyady, S.Si., M.Sc
14	01 Juli 2024	Sistem komputer, arsitektur mikroprosesor, sistem koneksi mikroprosesor dengan peripheral lain, pengalamatan memori dan port I/O, slot ekspansi, transfer data paralel, teknik antarmuka digital dan analog, antarmuka melalui port printer dan port serial.	37	Phisca Aditya Rosyady, S.Si., M.Sc
15	23 Mei 2024	UTS	37	Haris Imam Karim Fathurrahman, S.Pd., M.Sc

Rekap presensi matakuliah ini adalah hasil rekap yang sah dan bersumber dari Sistem Informasi Akademik Universitas Ahmad Dahlan.